


ISU CENTRAL TÉCNICO INSTITUTO SUPERIOR TECNOLÓGICO CENTRAL TÉCNICO CON CONDICIÓN DE UNIVERSITARIO		VERSION: 3.0 ELAB: 20/04/2018 U.REV: 23/5/2023
SUSTANTIVO REGISTRO Código: REG.DO32.10	MACROPROCESO: 01 DOCENCIA PROCESO: 03 TITULACIÓN 02 EXAMEN COMPLEXIVO	Página 1 de 2
ACTA FINAL DE CALIFICACIÓN		


NOMBRE DEL ESTUDIANTE: PACAS CARRASCO DANIEL ALEJANDRO 1728953694		
PERÍODO LECTIVO: 2025-I		FECHA: 16/07/2025
CARRERA:		
ELECTRÓNICA <input checked="" type="checkbox"/>	MECÁNICA AUTOMOTRIZ <input type="checkbox"/>	OFFSET <input type="checkbox"/>
ELECTRICIDAD <input type="checkbox"/>	MECÁNICA INDUSTRIAL <input type="checkbox"/>	TDII <input type="checkbox"/>
MECATRÓNICA <input type="checkbox"/>	TS MECÁNICA INDUSTRIAL <input type="checkbox"/>	CONTABILIDAD <input type="checkbox"/>
TEMA DEL PROYECTO PRÁCTICO: Electrónica Digital		
PARÁMETROS DE EVALUACIÓN	NOTA (Número)	NOTA (Letras) NOTA FINAL
EXAMEN TEÓRICO	7.20/ 10	Siete coma veinte/ Diez
EXAMEN PRÁCTICO	9.00/ 10	Nueve/ Diez
TOTAL	8.10/ 10	Ocho coma diez/ Diez

LA CALIFICACIÓN DE CADA PARÁMETRO ES SOBRE 10 PUNTOS Y EL TOTAL SERÁ EL PROMEDIO DE LAS DOS NOTAS.

FIRMA:	
NOMBRE:	Ing. Christian Bonilla
PRESIDENTE DEL TRIBUNAL	

ISU CENTRAL TÉCNICO
 INSTITUTO SUPERIOR TECNOLÓGICO CENTRAL TÉCNICO
 COORDINACIÓN DE ELECTRÓNICA

FIRMA:	
NOMBRE:	Ing. Leonardo Ruiz
DELEGADO 1	

FIRMA:	
NOMBRE:	Ing. Fernando Yopez
DELEGADO 2	

CASO PRÁCTICO COMPLEXIVO

NOMBRE DEL ESTUDIANTE: PACAS CARRASCO DANIEL ALEJANDRO 1728953694

PERÍODO LECTIVO: 2025-I


FECHA: 16/07/2025


RUBRICA DE EVALUACION:

CRITERIO PARA EVALUAR	EXCELENTE	BUENO	REGULAR	DEFICIENTE	TOTAL
Identificación de variables de entrada y salida	1	0,70	0,40	0,10	1.00
Diseño del esquema de la ecuación original	1	0,70	0,40	0,10	1.00
Obtención de la salida en la tabla de verdad	1	0,70	0,40	0,10	1.00
Construcción de mapas de Karnaugh	1	0,70	0,40	0,10	1.00
Obtención de la ecuación simplificada	1	0,70	0,40	0,10	1.00
Identificación de las variables en el módulo	0,50	0,30	0,20	0,10	0.50
Identificación de las compuertas a utilizar en el módulo.	1	0,70	0,40	0,10	1.00
Implementación del circuito	1,50	1	0,50	0,10	1.50
Resultado y pruebas del circuito obtenido	2,00	0,15	1	0,10	1.00
TOTAL	10 puntos				9.00

FIRMA:	
NOMBRE:	Ing. Christian Bonilla
PRESIDENTE DEL TRIBUNAL	

ISU CENTRAL
TÉCNICO
DE SISTEMAS DE ELECTRÓNICA

FIRMA:	
NOMBRE:	Ing. Leonardo Ruiz
DELEGADO 1	

FIRMA:	
NOMBRE:	Ing. Fernando Yopez
DELEGADO 2	