



		INSTITUTO SUPERIOR TECNOLÓGICO CENTRAL TÉCNICO CON CONDICIÓN DE UNIVERSITARIO		VERSIÓN: 3.0 ELAB: 20/04/2018 U.REV: 23/5/2023
SUSTANTIVO REGISTRO Código: REG.D032.10	MACROPROCESO: 01 DOCENCIA PROCESO: 03 TITULACIÓN 02 EXAMEN COMPLEXIVO			Página 1 de 2
<b>ACTA FINAL DE CALIFICACIÓN</b>				


<b>NOMBRE DEL ESTUDIANTE:</b> COLLAGUAZO RENGEL CRISTOPHER ADRIAN		1724129240
<b>PERÍODO LECTIVO:</b> 2025-II		<b>FECHA:</b> 12/02/2026
<b>CARRERA:</b>		
ELECTRÓNICA <input checked="" type="checkbox"/>	MECÁNICA AUTOMOTRIZ <input type="checkbox"/>	OFFSET <input type="checkbox"/>
ELECTRICIDAD <input type="checkbox"/>	MECÁNICA INDUSTRIAL <input type="checkbox"/>	TDII <input type="checkbox"/>
MECATRÓNICA <input type="checkbox"/>	TS MECÁNICA INDUSTRIAL <input type="checkbox"/>	CONTABILIDAD <input type="checkbox"/>
<b>TEMA DEL PROYECTO PRÁCTICO:</b>  Electrónica Digital		
<b>PARÁMETROS DE EVALUACIÓN</b>	<b>NOTA (Número)</b>	<b>NOTA (Letras) NOTA FINAL</b>
<b>EXAMEN TEÓRICO</b>	7,70/ 10	Siete coma setenta / Diez
<b>EXAMEN PRÁCTICO</b>	7,00/ 10	Siete / Diez
<b>TOTAL</b>	7,35/ 10	Siete coma treinta y cinco / Diez

LA CALIFICACIÓN DE CADA PARÁMETRO ES SOBRE 10 PUNTOS Y EL TOTAL SERÁ EL PROMEDIO DE LAS DOS NOTAS.

<b>FIRMA:</b>	
<b>NOMBRE:</b>	Ing. Javier Castro
PRESIDENTE DEL TRIBUNAL	

  
 INSTITUTO SUPERIOR TECNOLÓGICO CENTRAL TÉCNICO  
 COORDINACIÓN DE ELECTRÓNICA

<b>FIRMA:</b>	
<b>NOMBRE:</b>	Ing. Luis Quimbiamba
DELEGADO 1	

<b>FIRMA:</b>	
<b>NOMBRE:</b>	Ing. Katherine Cumbe
DELEGADO 2	

## CASO PRÁCTICO COMPLEXIVO


<b>NOMBRE DEL ESTUDIANTE:</b> COLLAGUAZO RENGEL CRISTOPHER ADRIAN		1724129240
<b>PERÍODO LECTIVO:</b> 2025-II	<b>FECHA:</b> 12/02/2026	


### RUBRICA DE EVALUACION:

CRITERIO A EVALUAR	EXCELENTE	BUENO	REGULAR	DEFICIENTE	TOTAL
Identificación de variables de entrada y salida	1,0	0,7	0,4	0,1	1,0
Diseño del esquema de la ecuación original	1,0	0,7	0,4	0,1	1,0
Obtención de la salida en la tabla de verdad	1,0	0,7	0,4	0,1	1,0
Construcción de mapas de Karnaugh	1,0	0,7	0,4	0,1	0,4
Obtención de la ecuación simplificada	1,0	0,7	0,4	0,1	0,1
Identificación de las variables en el módulo	0,5	0,3	0,2	0,1	0,5
Identificación de las compuertas a utilizar en el módulo	1,0	0,7	0,4	0,1	1,0
Implementación del circuito	1,5	1,0	0,5	0,1	0,5
Resultado y pruebas del circuito obtenido	2,0	1,5	1,0	0,1	1,5
<b>TOTAL</b>	<b>10 puntos</b>				<b>7</b>

<b>FIRMA:</b>	
<b>NOMBRE:</b>	Ing. Javier Castro
<b>PRESIDENTE DEL TRIBUNAL</b>	


**ISU** CENTRAL  
 TÉCNICO  
INSTITUTO SUPERIOR UNIVERSITARIO  
 COORDINACIÓN DE ELECTRÓNICA

<b>FIRMA:</b>	
<b>NOMBRE:</b>	Ing. Luis Quimbiamba
<b>DELEGADO 1</b>	

<b>FIRMA:</b>	
<b>NOMBRE:</b>	Ing. Katherine Cumbe
<b>DELEGADO 2</b>	