

ISU CENTRAL TECNICO INSTITUTO SUPERIOR TECNOLÓGICO CENTRAL TÉCNICO CON CONDICIÓN DE UNIVERSITARIO		VERSIÓN: 3.0 ELAB: 20/04/2018 U.REV: 23/5/2023
SUSTANTIVO REGISTRO Código: REG.DO32.10	MACROPROCESO: 01 DOCENCIA PROCESO: 03 TITULACIÓN 02 EXAMEN COMPLEXIVO	
		Página 1 de 1
ACTA FINAL DE CALIFICACIÓN		

NOMBRE DEL ESTUDIANTE: CARRERA CHIRIBOGA WALESKA NICOLLE 1720728888

PERÍODO LECTIVO: 2025-II

FECHA: 09/12/2025

CARRERA:

ELECTRÓNICA	<input checked="" type="checkbox"/>	MECÁNICA AUTOMOTRIZ	<input type="checkbox"/>	OFFSET	<input type="checkbox"/>
ELECTRICIDAD	<input type="checkbox"/>	MECÁNICA INDUSTRIAL	<input type="checkbox"/>	TDII	<input type="checkbox"/>
MECATRÓNICA	<input type="checkbox"/>	TS MECÁNICA INDUSTRIAL	<input type="checkbox"/>	CONTABILIDAD	<input type="checkbox"/>


TEMA DEL PROYECTO PRÁCTICO:

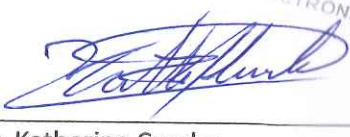
Electrónica Digital

PARÁMETROS DE EVALUACIÓN	NOTA (Número)	NOTA (Letras) NOTA FINAL
EXAMEN TEÓRICO	7/ 10	Siete / Diez
EXAMEN PRÁCTICO	7,6 / 10	Siete coma seis / Diez
TOTAL	7,3 / 10	Siete coma tres / Diez

LA CALIFICACIÓN DE CADA PARÁMETRO ES SOBRE 10 PUNTOS Y EL TOTAL SERÁ EL PROMEDIO DE LAS DOS NOTAS.

FIRMA:	
NOMBRE:	Ing. Javier Castro
PRESIDENTE DEL TRIBUNAL	

FIRMA:	
NOMBRE:	Ing. Luis Quimbiamba
DELEGADO 1	

FIRMA:	
NOMBRE:	Ing. Katherine Cumbe
DELEGADO 2	

ISU CENTRAL TECNICO
 INSTITUTO SUPERIOR TECNOLÓGICO CENTRAL TÉCNICO
 COORDINACIÓN DE ELECTRÓNICA

CASO PRÁCTICO COMPLEXIVO

NOMBRE DEL ESTUDIANTE: CARRERA CHIRIBOGA WALESCA NICOLLE 1720728888

PERÍODO LECTIVO: 2025-II


FECHA: 09/12/2025


RUBRICA DE EVALUACION:

CRITERIO PARA EVALUAR	EXCELENTE	BUENO	REGULAR	DEFICIENTE	TOTAL
Identificación de variables de entrada y salida	1,0	0,7	0,4	0,1	1,0
Diseño del esquema de la ecuación original	1,0	0,7	0,4	0,1	1,0
Obtención de la salida en la tabla de verdad	1,0	0,7	0,4	0,1	1,0
Construcción de mapas de Karnaugh	1,0	0,7	0,4	0,1	1,0
Obtención de la ecuación simplificada	1,0	0,7	0,4	0,1	0,4
Identificación de las variables en el módulo	0,5	0,3	0,2	0,1	0,2
Identificación de las compuertas a utilizar en el módulo.	1,0	0,7	0,4	0,1	1,0
Implementación del circuito	1,5	1,0	0,5	0,1	1,0
Resultado y pruebas del circuito obtenido	2,0	1,5	1,0	0,1	1,0
TOTAL	10 puntos				7,6

FIRMA:	
NOMBRE:	Ing. Javier Castro
PRESIDENTE DEL TRIBUNAL	

ISU CENTRAL
TÉCNICO
INSTITUTO VENEZOLANO DE INVESTIGACIONES
COORDINACIÓN DE ELECTRÓNICA

FIRMA:	
NOMBRE:	Ing. Luis Quimbiamba
DELEGADO 1	

FIRMA:	
NOMBRE:	Ing. Katherine Cumbe
DELEGADO 2	